



FACULTAD DE CIENCIAS DE LA ADMINISTRACIÓN ESCUELA INGENIERIA DE SISTEMAS Y TELEMATICA

1. Datos generales

Materia: ELECTRÓNICA DIGITAL
Código: FAD0193
Paralelo: A
Periodo : Septiembre-2016 a Febrero-2017
Profesor: MÉNDEZ RENGEL SIMÓN BOLÍVAR
Correo electrónico: bmendez@uazuay.edu.ec

Nivel: 5

Distribución de horas.

Docencia	Práctico	Autónomo: 0		Total horas
		Sistemas de tutorías	Autónomo	
4				4

Prerrequisitos:

Código: FAD0187 Materia: ELECTROTÉCNIA

2. Descripción y objetivos de la materia

La asignatura está diseñada de manera que se guíe al estudiante en la comprensión de los sistemas de numeración, conocimiento de las características de los circuitos integrados y operación de las compuertas lógicas, a fin de que puedan diseñar e implementar circuitos digitales combinatorios como codificadores, decodificadores, multiplexores y demultiplexores y circuitos secuenciales como contadores y registros, demostrando ingenio y creatividad. Realizar prácticas en el laboratorio virtual de electrónica y en el protoboard, para que los estudiantes puedan aplicar los conocimientos adquiridos y relacionar con elementos electrónicos de una computadora, y diseño de circuitos digitales de aplicaciones reales en la profesión, a través de proyectos de aplicación.

La Electrónica Digital ha penetrado todos los campos de la actividad humana, no solo en computadoras y sus accesorios, sino también en una diversidad de productos como automóviles, equipos de comunicaciones, sistemas de audio e instrumentos y aplicaciones cotidianas del hogar. La digitalización de la información y la transmisión de datos, hacen de esta materia una herramienta fundamental para el desempeño profesional del Ingeniero en Sistemas y Telemática. Por tal razón requiere el estudio de temas relacionados con electrónica digital para que desarrolle sus potencialidades a través de actividades que involucren el desarrollo de proyectos y solución de problemas acordes con los contenidos.

En base a los conocimientos de lógica matemática, y a los de circuitos eléctricos estudiados en la asignatura de Física II y a los temas tratados de electromagnetismo, máquinas de corriente continua y alterna y control electromagnético de motores en la signatura de Electrotecnia, el estudiante de Ingeniería de Sistemas y Telemática está preparado para estudiar los tópicos contemplados en la asignatura de Electrónica Digital, permitiéndole entender la importancia de la lógica digital para resolver problemas reales. Esta asignatura es base de conocimientos para cursos posteriores como el de Electrónica Analógica, Arquitectura de Computadores, Tratamiento Digital de Señales, Microcontroladores y de Proyectos Telemáticos.

3. Objetivos de Desarrollo Sostenible

4. Contenidos

5. Sistema de Evaluación

Resultado de aprendizaje de la carrera relacionados con la materia

Resultado de aprendizaje de la materia

aw. Conoce los fundamentos para la generación, transmisión, procesamiento o almacenamiento de señales digitales

Evidencias

-Conocer y aplicar la estructura mínima de un documento del informe de un proyecto y prácticas de laboratorio

-Evaluación escrita
 -Proyectos
 -Prácticas de laboratorio
 -Resolución de ejercicios,

Resultado de aprendizaje de la materia	Evidencias
	casos y otros
-Diseñar circuitos combinacionales y secuenciales, tales como sumadores, codificadores, decodificadores, multiplexores, demultiplexores, contadores y registros.	-Evaluación escrita -Proyectos -Prácticas de laboratorio -Resolución de ejercicios, casos y otros
-Simular circuitos digitales en el laboratorio virtual de electrónica (Proteus o Multisim), e implementarlos en el protoboard.	-Evaluación escrita -Proyectos -Prácticas de laboratorio -Resolución de ejercicios, casos y otros
-Usar los distintos sistemas de numeración y códigos que son de importancia en los sistemas digitales; desarrollando criterio propio y creativo para la resolución de problemas.	-Evaluación escrita -Proyectos -Prácticas de laboratorio -Resolución de ejercicios, casos y otros

Desglose de evaluación

Evidencia	Descripción	Contenidos sílabo a evaluar	Aporte	Calificación	Semana
Evaluación escrita	Exámenes para el Aporte 1	DISEÑO LÓGICO COMBINACIONAL (COMPUERTAS LÓGICAS), INTRODUCCIÓN A LOS CONCEPTOS DIGITALES	APORTE 1	5	Semana: 4 (03-OCT-16 al 08-OCT-16)
Prácticas de laboratorio	Informes de las prácticas para el Aporte 1	DISEÑO LÓGICO COMBINACIONAL (COMPUERTAS LÓGICAS), INTRODUCCIÓN A LOS CONCEPTOS DIGITALES	APORTE 1	4	Semana: 4 (03-OCT-16 al 08-OCT-16)
Resolución de ejercicios, casos y otros	Tareas Aporte 1	DISEÑO LÓGICO COMBINACIONAL (COMPUERTAS LÓGICAS), INTRODUCCIÓN A LOS CONCEPTOS DIGITALES	APORTE 1	1	Semana: 4 (03-OCT-16 al 08-OCT-16)
Evaluación escrita	Exámenes para el Aporte 3	DISEÑO LÓGICO COMBINACIONAL (COMPUERTAS LÓGICAS), FUNCIONES DE LA LÓGICA COMBINACIONAL	APORTE 2	5	Semana: 9 (07-NOV-16 al 09-NOV-16)
Prácticas de laboratorio	Informes de las prácticas para el Aporte 2	DISEÑO LÓGICO COMBINACIONAL (COMPUERTAS LÓGICAS), FUNCIONES DE LA LÓGICA COMBINACIONAL	APORTE 2	4	Semana: 9 (07-NOV-16 al 09-NOV-16)
Resolución de ejercicios, casos y otros	Tareas Aporte 2	DISEÑO LÓGICO COMBINACIONAL (COMPUERTAS LÓGICAS), FUNCIONES DE LA LÓGICA COMBINACIONAL	APORTE 2	1	Semana: 9 (07-NOV-16 al 09-NOV-16)
Evaluación escrita	Exámenes para el Aporte 3	DISEÑO LÓGICO SECUENCIAL, FUNCIONES DE LA LÓGICA COMBINACIONAL	APORTE 3	5	Semana: 14 (12-DIC-16 al 17-DIC-16)
Prácticas de laboratorio	Informes de las prácticas para el Aporte 3	DISEÑO LÓGICO SECUENCIAL, FUNCIONES DE LA LÓGICA COMBINACIONAL	APORTE 3	4	Semana: 14 (12-DIC-16 al 17-DIC-16)
Resolución de ejercicios, casos y otros	Tareas Aporte 3	DISEÑO LÓGICO SECUENCIAL, FUNCIONES DE LA LÓGICA COMBINACIONAL	APORTE 3	1	Semana: 14 (12-DIC-16 al 17-DIC-16)
Evaluación escrita	Exámenes finales	DISEÑO LÓGICO COMBINACIONAL (COMPUERTAS LÓGICAS), DISEÑO LÓGICO SECUENCIAL, FUNCIONES DE LA LÓGICA COMBINACIONAL, INTRODUCCIÓN A LOS CONCEPTOS DIGITALES	EXAMEN	12	Semana: 17-18 (02-01-2017 al 15-01-2017)
Proyectos	Informe del proyecto final de la asignatura	DISEÑO LÓGICO COMBINACIONAL (COMPUERTAS LÓGICAS), DISEÑO LÓGICO SECUENCIAL, FUNCIONES DE LA LÓGICA COMBINACIONAL	EXAMEN	8	Semana: 17-18 (02-01-2017 al 15-01-2017)
Evaluación escrita	Exámenes de suspensión	DISEÑO LÓGICO COMBINACIONAL (COMPUERTAS LÓGICAS), DISEÑO LÓGICO SECUENCIAL, FUNCIONES DE LA LÓGICA COMBINACIONAL, INTRODUCCIÓN A LOS CONCEPTOS DIGITALES	SUPLETORIO	20	Semana: 19-20 (16-01-2017 al 22-01-2017)

Metodología

Criterios de evaluación

6. Referencias

Bibliografía base

Libros

Autor	Editorial	Título	Año	ISBN
RONALD J. TOCCI	Pearson, Prentice Hall	SISTEMAS DIGITALES y PRINCIPIOS Y APLICACIONES	2003	970-26-0297-1
THOMAS I. FLOYD	Pearson, Prentice Hall	FUNDAMENTOS DE SISTEMAS DIGITALES	2005	84-205-2994-X

Web

Autor	Título	Url
Bazurto Roldán, José	Elibro	http://site.ebrary.com/lib/uaswaysp/docDetail.action?docID=10317127&p00=contadores%20registros
Juan González Gómez	Circuitos Y Sistemas Digitales	http://www.learobotics.com/personal/juan/docencia/apuntes-ssdd-0.3.7.pdf
Gonzales Urmachea, Mabel	Elibro	http://site.ebrary.com/lib/uaswaysp/search.action?p00=electronica+digital&fromSearch=fromSearch&sear
Enrique Mandado	Sistema Electrónicos Digitales	http://www.certified-easy.com/aa.php?isbn=ISBN:8426714307&name=Sistemas_electr%C3%99

Software

Autor	Título	Url	Versión
Labcenter Electronics	Proteus (Isis y Proteus)	www.labcenter.com	7.8 tial

Revista

Bibliografía de apoyo

Libros

Autor	Editorial	Título	Año	ISBN
FLORES FERNANDEZ HECTOR ARTURO	Ediciones de la U	DISEÑO LÓGICO. FUNDAMENTOS DE ELECTRÓNICA DIGITAL	2010	NO INDICA
NORMAN BALABANIAN, BRADLEY CARLSON	CECSA	PRINCIPIOS DE DISEÑO LÓGICO DIGITAL	2002	0-471-29351-2

Web

Software

Revista

Docente

Director/Junta

Fecha aprobación: **03/08/2016**

Estado: **Aprobado**