



FACULTAD DE CIENCIA Y TECNOLOGÍA

ESCUELA INGENIERIA ELECTRONICA

1. Datos generales

Materia: ARQUITECTURA DE COMPUTADORAS
Código: CTE0007
Paralelo: D
Periodo : Marzo-2017 a Julio-2017
Profesor: ITURRALDE PIEDRA DANIEL ESTEBAN
Correo electrónico: diturralde@uazuay.edu.ec

Nivel: 8

Distribución de horas.

Docencia	Práctico	Autónomo:		Total horas
		Sistemas de tutorías	Autónomo	
4				4

Prerrequisitos:

Código: CTE0209 Materia: MICROCONTROLADORES I

2. Descripción y objetivos de la materia

El conocimiento de la estructura interna e interfaces de entrada/salida RS232C y USB presentes en los ordenadores basados en el estándar - Advanced Technology (AT); así como la programación de las interfaces tratadas en el curso utilizando tecnología JAVA y LabvieW (versión de evaluación), de tal forma que se implemente un software de control en la PC que permita comunicarla con aparatos externos basados en micro controlador.

Esta materia forma parte de las aplicaciones prácticas de los conocimientos adquiridos durante los estudios realizados en los ciclos predecesores integrándolos de tal forma que permitan adquirir los conocimientos adicionales necesarios para el manejo de interfaces estándares incorporadas a Computadoras Personales (USB, RS232C; entre otras).

Esta asignatura aprovecha los conocimientos adquiridos previamente tanto en materias básicas como la informática cuanto en profesionales como Microcontroladores, Electrónica Analógica y Electrónica Digital, integrándolos con los temas tratados dentro de la temática de la materia, que se constituye en la base para que el estudiante se prepare para la Comunicación de Datos y Redes de Computadoras.

3. Objetivos de Desarrollo Sostenible

4. Contenidos

01.01.	Sistemas de computación
01.02.	Componentes de los computadores
01.03.	Modelo LMC
01.04.	CPU y memoria
02.01.	Ensamblaje
02.02.	Arranque
02.03.	Actualización y configuración
02.04.	Mantenimiento preventivo
03.01.	Introducción
03.02.	Interfaz de usuario

5. Sistema de Evaluación

Resultado de aprendizaje de la carrera relacionados con la materia

Resultado de aprendizaje de la materia

Evidencias

ab. Presentan de manera oral y escrita resultados finales o parciales derivados de alguna tarea encomendada

-¿ Realiza tareas para reforzar los conocimientos impartidos en las clases. ¿
Realiza investigaciones y las diserta en el aula para compartir los
conocimientos adquiridos con el grupo

-Evaluación escrita
-Prácticas de laboratorio

ag. Asume la necesidad de actualización constante

-¿ Investiga los últimos avances de la tecnología y los integra con los
conocimientos adquiridos en el aula ¿ Investiga nuevas versiones de software
para el desarrollo de aplicaciones relativas al tema tratado en la materia

-Evaluación escrita
-Prácticas de laboratorio

ah. Desarrolla e implementa hardware, software y firmware para aplicaciones de sistemas de control

-¿ Elabora trabajos de laboratorio que incluyen tanto hardware cuanto
software para aplicaciones de control

-Evaluación escrita
-Prácticas de laboratorio

ai. Aplica lógica algorítmica en el análisis y solución de problemas en base los fundamentos de la programación

-¿ Desarrolla programas que integren el hardware preparado en los
laboratorios con los computadores para la adquisición y transmisión de datos

-Evaluación escrita
-Prácticas de laboratorio

aj. Diseña una arquitectura de hardware que involucre adquisición, procesamiento, almacenamiento y salida de información por medios cableados o inalámbricos

-¿ Utilizar eficientemente las herramientas de desarrollo de hardware (Tarjeta
de Entrenamiento y Computadora) para garantizar la Adquisición de Datos y la-Prácticas de laboratorio
comunicación con la Computadora

-Evaluación escrita
-Prácticas de laboratorio

Desglose de evaluación

Evidencia	Descripción	Contenidos sílabo a evaluar	Aporte	Calificación	Semana
Evaluación escrita	Prueba 1		APORTE 1	5	Semana: 6 (24-ABR-17 al 29-ABR-17)
Prácticas de laboratorio	Práctica 1		APORTE 1	5	Semana: 6 (24-ABR-17 al 29-ABR-17)
Evaluación escrita	Prueba 2		APORTE 2	5	Semana: 11 (29-MAY-17 al 03-JUN-17)
Prácticas de laboratorio	Práctica 2		APORTE 2	5	Semana: 11 (29-MAY-17 al 03-JUN-17)
Evaluación escrita	Prueba 3		APORTE 3	5	Semana: 16 (03-JUL-17 al 08-JUL-17)
Prácticas de laboratorio	Práctica 3		APORTE 3	5	Semana: 16 (03-JUL-17 al 08-JUL-17)
Evaluación escrita	Examen final		EXAMEN	20	Semana: 17-18 (09-07-2017 al 22-07-2017)
Evaluación escrita	Examen supletorio		SUPLETORIO	20	Semana: 19-20 (23-07-2017 al 29-07-2017)

Metodología

Criterios de evaluación

6. Referencias

Bibliografía base

Libros

Autor	Editorial	Título	Año	ISBN
Eduardo Alcalde Lancharro ; Francisco Ormachesa Sahuquillo	McGraw Hill	arquitectura de ordenadores	1991	
Nicholas Carter ; Antonio Cañas Vargas	Madrid : McGraw Hill	Arquitectura de computadores	2004	

Web

Software

Revista

Bibliografía de apoyo
Libros

Web

Software

Revista

Docente

Director/Junta

Fecha aprobación: **16/03/2017**

Estado: **Aprobado**