



FACULTAD DE CIENCIA Y TECNOLOGÍA

ESCUELA INGENIERIA ELECTRONICA

1. Datos generales

Materia: DIGITAL SIGNAL PROCESSING
Código: CTE0049
Paralelo: D
Periodo : Septiembre-2017 a Febrero-2018
Profesor: DELGADO OLEAS GABRIEL ALFONSO
Correo electrónico: gabrieldelgado@uazuay.edu.ec

Nivel: 9

Distribución de horas.

Docencia	Práctico	Autónomo: 0		Total horas
		Sistemas de tutorías	Autónomo	
3				3

Prerrequisitos:

Código: CTE0154 Materia: INSTRUMENTACIÓN I

2. Descripción y objetivos de la materia

Familiarizar al estudiante con las técnicas básicas de tratamiento de la información, orientándolo hacia la aplicación a señales (temporales/espaciales). Conceptualización matemática para la resolución de problemas utilizando técnicas de Procesamiento Digital de Señales.

Esta asignatura pretende cubrir los tópicos más importantes relativos a un campo tan importante por uso tan extendido actualmente como es el procesamiento digital de señales. Es objetivo de esta materia que el estudiante conozca los principios teóricos fundamentales que rigen este tipo de análisis y conozca sus principales aplicaciones.

El procesamiento digital de señales es ampliamente usado en todos los ámbitos de la ingeniería electrónica actualmente, desde la adquisición de datos, procesamiento, filtrado, etc. lo cual está íntimamente ligado a muchas áreas de conocimiento de un ingeniero en electrónica.

3. Objetivos de Desarrollo Sostenible

4. Contenidos

1.1	Conceptos básicos
2.1	Teoría de muestreo
2.2	Aplicaciones prácticas
2.3	Teoría de Cuantización
2.4	Aplicaciones prácticas
3.1	Teoría de la transformada discreta de Fourier
3.2	Aplicaciones prácticas
3.3	Teoría de Espectro de frecuencias
3.4	Aplicaciones prácticas
4.1	Teoría de la transformada Z
4.2	Aplicaciones prácticas

5.1	Teoría de filtros FIR
5.2	Aplicaciones prácticas
6.1	Teoría de filtros IIR
6.2	Aplicaciones prácticas

5. Sistema de Evaluación

Resultado de aprendizaje de la carrera relacionados con la materia

Resultado de aprendizaje de la materia

Evidencias

ad. Formula y resuelve problemas mediante el razonamiento y la aplicación de principios matemáticos para ingeniería electrónica

-¿ El estudiante es capaz de definir matemáticamente el comportamiento de un sistema de control -Evaluación escrita
-Prácticas de laboratorio

-¿ Es estudiante es capaz de encontrar soluciones a problemas específicos con sistemas de control -Evaluación escrita
-Prácticas de laboratorio

ai. Aplica lógica algorítmica en el análisis y solución de problemas en base los fundamentos de la programación

-¿ El estudiante es capaz de desarrollar aplicaciones informáticas para caracterizar un sistema de control. -Evaluación escrita
-Prácticas de laboratorio

Desglose de evaluación

Evidencia	Descripción	Contenidos sílabo a evaluar	Aporte	Calificación	Semana
Evaluación escrita	Evaluación Escrita		APORTE 1	4	Semana: 5 (23-OCT-17 al 28-OCT-17)
Prácticas de laboratorio	Informes de prácticas		APORTE 1	6	Semana: 5 (23-OCT-17 al 28-OCT-17)
Evaluación escrita	Evaluación Escrita		APORTE 2	4	Semana: 10 (27-NOV-17 al 02-DIC-17)
Prácticas de laboratorio	Informes de prácticas		APORTE 2	6	Semana: 10 (27-NOV-17 al 02-DIC-17)
Evaluación escrita	Evaluación escrita		APORTE 3	4	Semana: 15 (02-ENE-18 al 06-ENE-18)
Prácticas de laboratorio	Informes de prácticas		APORTE 3	6	Semana: 15 (02-ENE-18 al 06-ENE-18)
Evaluación escrita	Exámen Final		EXAMEN	20	Semana: 17-18 (14-01-2018 al 27-01-2018)
Evaluación escrita	Exámen Supletorio		SUPLETORIO	20	Semana: 19-20 (28-01-2018 al 03-02-2018)

Metodología

Criterios de evaluación

6. Referencias

Bibliografía base

Libros

Autor	Editorial	Título	Año	ISBN
JHON G. PROAKIS, DIMITRIS G. MANOLAKIS	Pearson	TRATAMIENTO DIGITAL DE SEÑALES	2007	978-84-8322-347-5

Web

Autor	Título	Url
Kehtarnavaz, Nasser Kim, Namijn	Ebrary	http://site.ebrary.com/lib/uazuay/detail.action?docID=10128006&p00=dsp

Software

Autor	Título	Url	Versión
National Instruments	Labview	Laboratorio de Electrónica	2016

Revista

Bibliografía de apoyo
Libros

Web

Software

Revista

Docente

Director/Junta

Fecha aprobación: **11/09/2017**

Estado: **Aprobado**