



FACULTAD DE CIENCIA Y TECNOLOGÍA

ESCUELA INGENIERIA ELECTRONICA

1. Datos generales

Materia: ELECTRÓNICA ANALÓGICA II
Código: CTE0079
Paralelo: D
Periodo : Marzo-2018 a Julio-2018
Profesor: TORRES SALAMEA HUGO MARCELO
Correo electrónico: htorres@uazuay.edu.ec

Nivel: 6

Distribución de horas.

Docencia	Práctico	Autónomo:		Total horas
		Sistemas de tutorías	Autónomo	
6				6

Prerrequisitos:

Código: CTE0078 Materia: ELECTRÓNICA ANALÓGICA I

2. Descripción y objetivos de la materia

La materia inicia con el estudio de TBJ en zona de conmutación y su modo de operación, para luego continuar con el estudio del transistor efecto campo, sus principales características de funcionamiento, como siguiente punto es el análisis de los amplificadores de pequeñas señales con transistores en donde se observan los modelados y parámetros principales a considerar, hasta llegar al estudio de los amplificadores operacionales y sus configuraciones.

La asignatura de Electrónica Analógica II pretende que el Estudiante tenga el conocimiento sobre los elementos semiconductores; como el transistor incorporado en un elemento amplificador, así como el manejo y utilidad que tiene el amplificador operacional dentro del desarrollo tecnológico. Esto permitirá que el Estudiante esté en condiciones de diseñar soluciones enfocadas a la amplificación de señales.

A partir de los conocimientos básicos de electrónica analógica ya adquiridos previamente se puede desarrollar la materia sin contratiempos y la aplicación de estos aprendizajes se justifica a diferentes disciplinas de la carrera y en las materias de electrónica de potencia, microcontroladores, comunicaciones analógicas y digitales, de tal manera existe un vínculo técnico y que generan varias soluciones a la vez.

3. Objetivos de Desarrollo Sostenible

4. Contenidos

00.01.	Polarización del transistor y punto de funcioamiento
00.02.	Práctica 1: Polarización del transistor
01.01.	Análisis de las zonas de trabajo del transistor.
01.02.	El estado de corte.
01.03.	Estado de Saturación.
01.04.	Desarrollo de aplicaciones prácticas.
01.05.	Práctica 2: Aplicación del transistor en zona de conmutación
01.06.	Práctica 3: Control de nivel de un tanque
02.01.	Construcción y Características de los FET.
02.02.	Tipos de Transistores JFET.

02.03.	Hojas de datos.
02.04.	Polarización del JFET.
02.05.	Mosfet de tipo Incremental.
02.06.	Mosfet de tipo Decremental.
02.07.	Práctica 4: Polarización del transistor FET
03.02.	Parámetros Importantes Z_i , Z_o , A_v , A_i .
03.03.	Amplificadores a BJT.
03.04.	Amplificadores a FET.
03.05.	Conexión Darlington.
03.06.	Análisis de la frecuencia.
03.07.	Práctica 5: Amplificadores de emisor común
03.08.	Práctica 6: Amplificadores a colector común
03.09.	Práctica 7: Amplificadores en cascada
04.01.	Concepto de Tensión OFFSET de salida.
04.02.	Razón de Modo Común.
04.03.	El AOP como diferenciador e integrador.
04.04.	Alimentación del AOP.
04.05.	Modos de operación del AOP.
04.06.	Desarrollo de aplicaciones prácticas.
05.	Conceptos del cortocircuito virtual y tierra virtual.
05.01.	El amplificador Inversor.
05.02.	El amplificador no Inversor.
05.03.	Seguidor de Tensión.
05.04.	El amplificador sumador inversor y no inversor.

5. Sistema de Evaluación

Resultado de aprendizaje de la carrera relacionados con la materia

Resultado de aprendizaje de la materia

Evidencias

ad. Formula y resuelve problemas mediante el razonamiento y la aplicación de principios matemáticos para ingeniería electrónica

-Desarrollar técnicas para la solución de ejercicios y aplicaciones prácticas.

-Evaluación escrita
-Prácticas de laboratorio

ae. Aplica modelos físicos y matemáticos para analizar circuitos eléctricos y electrónicos

-Incrementar sus aptitudes para analizar las lógicas de funcionamiento de circuitos analógicos.

-Evaluación escrita
-Prácticas de laboratorio

ag. Asume la necesidad de actualización constante

-Identificar varias aplicaciones y funciones de semiconductores importantes para implementar futuros diseños de sistemas electrónicos.

-Evaluación escrita
-Prácticas de laboratorio

Desglose de evaluación

Evidencia	Descripción	Contenidos sílabo a evaluar	Aporte	Calificación	Semana
Evaluación escrita	Se evaluará mediante ejercicios de aplicación		APORTE 1	6	Semana: 5 (09-ABR-18 al 14-ABR-18)
Prácticas de laboratorio	Se valorará las prácticas de laboratorio y el informe		APORTE 1	4	Semana: 5 (09-ABR-18 al 14-ABR-18)
Evaluación escrita	Se evaluará el capítulo 2 y parte del capítulo 3 hasta amplificadores a BJT		APORTE 2	6	Semana: 10 (14-MAY-18 al 19-MAY-18)
Prácticas de laboratorio	Se valorará las prácticas de laboratorio y el informe		APORTE 2	4	Semana: 10 (14-MAY-18 al 19-MAY-18)
Evaluación escrita	Se evaluará sobre la segunda parte del capítulo 3, el capítulo 4 y parte del capítulo 5		APORTE 3	6	Semana: 15 (18-JUN-18 al 23-JUN-18)
Prácticas de laboratorio	Se valorará las prácticas de laboratorio y el informe		APORTE 3	4	Semana: 15 (18-JUN-18 al 23-JUN-18)
Evaluación escrita	Toda la Asignatura		EXAMEN	20	Semana: 19-20 (15-07-2018 al 21-07-2018)
Evaluación escrita	Toda la Asignatura		SUPLETORIO	20	Semana: 20 (al)

Metodología

Criterios de evaluación

6. Referencias

Bibliografía base

Libros

Autor	Editorial	Título	Año	ISBN
CUESTA L	Mc Graw W- Hill	Electrónica Analógica	1992	
Boylestad Robert	Pearson	Electrónica Teoría de Circuitos y Dispositivos Electrónicos	2009	
COUGHLIN ROBERT F	Prentice Hall	Amplificadores Operacionales y Circuito Integrados Lineales	1993	

Web

Software

Revista

Bibliografía de apoyo

Libros

Web

Autor	Título	Url
Juan José González de la Rosa	Circuitos electrónicos con amplificadores operacionales	https://goo.gl/ucpznZ
Galiana Merino, Juan José; Martínez Esplá, Juan José	Problemas resueltos de electrónica	https://goo.gl/Ft6Y2Y

Software

Revista

Docente

Director/Junta

Fecha aprobación: **02/03/2018**

Estado: **Aprobado**